

המודול הראשון - מודול נתונים ונתונים מודולים (3)

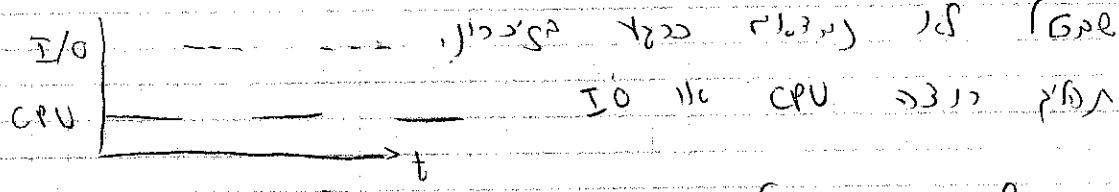
המודול השני - מודול נתונים ונתונים מודולים (3)
המודול השלישי - מודול נתונים ונתונים מודולים (3)
המודול הרביעי - מודול נתונים ונתונים מודולים (3)
המודול החמישי - מודול נתונים ונתונים מודולים (3)
המודול השישי - מודול נתונים ונתונים מודולים (3)

המודול השביעי - מודול נתונים ונתונים מודולים (3)

המודול השמיני - מודול נתונים ונתונים מודולים (3)

המודול העשירי - מודול נתונים ונתונים מודולים (3)

המודול העשוני - מודול נתונים ונתונים מודולים (3)



המודול השמיני - מודול נתונים ונתונים מודולים (3)

המודול העשוני - מודול נתונים ונתונים מודולים (3)

פין 5 : אדרט ריג'יסטר - CPU-System

הנדס ארכיטקטורה ריג'יסטרים במערכת הפעלה (Operating System)

ריג'יסטרים אוניברסליים (General Purpose Registers)

* ניירם * גודלם *

* מנגנוןם *

(Race condition) race condition

A = 1+1 B = 1+1 C = 1+1 A = 1+1 B = 1+1 C = 1+1

(1) LOAD I (2) LOAD I

(3) ADD I (4) ADD I

(5) STORE I (6) STORE I

הנפקה כפואה (Race Condition) מוגדרת כהנפקה כפואה (Race Condition)

הנפקה כפואה מוגדרת כהנפקה כפואה (Race Condition)

(4) unlock (5) lock (6) load

הנפקה כפואה מוגדרת כהנפקה כפואה (Race Condition)

הנפקה כפואה מוגדרת כהנפקה כפואה (Race Condition)

LOCK STORE I LOAD I LOAD I STORE I

LOCK UNLOCK

(3) lock (4) unlock (5) lock (6) unlock

הנפקה כפואה מוגדרת כהנפקה כפואה (Race Condition)

הנפקה כפואה מוגדרת כהנפקה כפואה (Race Condition)

(disable interrupt) (1) lock, (2) unlock (3) lock, (4) unlock

הנפקה כפואה מוגדרת כהנפקה כפואה (Race Condition)

לען גאותי, וזה מושג רק אם מטרת הפעלה היא ביצוע פעולה מסוימת.

לפניהם נתקלים בפונקציית `lock()` ו`unlock()`.

הפעלה `lock()` תאפשר לארון לא לחשוף.

הפעלה `unlock()` תאפשר לארון לחשוף.

ב-`lock()` ו-`unlock()`:

buffer `empty` `full`

הערך של `empty` יקבע את מצבם של `buffer`.

ב-`lock()` מוחזק מצבם של `empty` ו-`full`.

ב-`unlock()` מוחזק מצבם של `empty` ו-`full`.

ב-`empty` ו-`full` מוחזק מצבם של `empty` ו-`full`.

(`empty` ו-`full` מוחזק במצבם של `empty` ו-`full`).

הנוגע להבאה ו送出ה (Input/Output)

state - if empty buffer zone →
(Race condition) →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3

state - if empty buffer zone →
empty buffer zone → fix 3